(54) OPTICAL MATRIX SWITCH

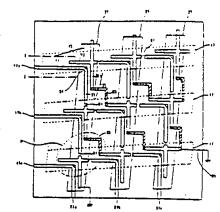
(11) 2-179621 (A) (43) 12.7.1990 (21) Appl. No. 63-335451 (22) 29.12.1988 (43) 12.7.1990 (19) JP

(71) OKI ELECTRIC IND CO LTD (72) TAKASHI USHIKUBO(2)

(51) Int. Cl⁵. G02F1/313,G02B6/12

PURPOSE: To improve the controllability by providing a cut part, where a part of a waveguide is removed until the surface of an optical guide layer is exposed, between each first directional coupler of an input waveguide and each second directional coupler of an output waveguide.

CONSTITUTION: Three input waveguides 17 constituted by connecting first directional couplers 15 having first waveguides 11 and second waveguides 13 in three stages and three output waveguides 27 constituted by connecting second directional couplers 25 having third waveguides 21 and fourth waveguides 23 in three stages are provided, and first waveguides 11 and fourth waveguides 23 are connected with total reflection corners 31 between them and second waveguides 13 and third waveguides 21 intersect to arrange input and output waveguides 17 and 27 in a matrix. Cut parts 61 are provided where parts of waveguides are removed in such degree to expose surfaces of optical guide layers that directional couplers 15 and 25 are electrically separated but optical waveguide is secured. Consequently, directional couplers are electrically separated by cut parts but optical waveguide is secured, and the light loss does not matter.



母公開特許公報(A) 平2-179621

Mint. Cl. 5

@発 明

の出 頭

四代 理 人

者

人

والمتنافظ المتوافي فالمتحافظ والمتنافض والمتنافظ والمتنا

and the second s

也是此代一、1988世纪

The State of

識別記号

庁内整理番号

❸公開 平成 2年(1990) 7月12日

G 02 F G 02 B 1/313 6/12

7348-2H 7036-2H J

審査請求 未請求 請求項の数 2 -(全7頁)

69発明の名称 光マトリクススイツチ

> 204等 顧 昭63-335451

多出 願 昭63(1988)12月29日

聿 和発 明 者 歪 洼 林 @発 明 奢

ĐŶ. 秀 **1** 岡山

沖電気工業株式会社 弁理士 大垣

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内 東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

東京都港区虎ノ門1丁目7番12号

1.発明の名称 光マトリクススイッチ 2.特許請求の範囲

(1) 第一導波路と第二導波路とを有する第一の 方向性結合器をn段接続して構成した入力導波路 をm本、及び、第三導波路と第四導波路とを有す る第二の方向性結合器を加段接続して構成した出 力導波器をn本具えると共に、前記第一導波器及 び前記第四導波路を全反射コーナを介し接続しか つ前記第二導波路及び前記第三導波路を交差させ て前記各入出力導波路をマトリクス化した光マト リクススイッチであって、前記各第一導波路乃至 第四導波路を、基板上に順次に設けた下側クラッ ド層及び光ガイド層と、該光ガイド層の当該第一 乃至第四導波路となる領域上に設けた上側クラッ ド層とを有するストリップ装荷型導波路で構成し てある、化合物半導体から成る光マトリクスス イッチにおいて、

m本の入力導波路各々の各第一方向性結合器間 と、n本の出力導波路各々の各第二方向性結合器 間とに、各方向性結合器を電気的に分離しかつ光 講波は確保出来る程度に当該講波路の一部を前記 光ガイド層の表面が露出するまで除去した、切除 部をそれぞれ設けたこと

を特徴とする光マトリクススイッチ。

(2) 請求項1に記載の光マトリクススイッチに おいて、前記電気的に分離された各第一方向性結 合器及び各第二方向性結合器各々が有する2つの 運波数にそれぞれ設けられた電極のうちの共通電 後とされる電極間を接続する電極間接続部を具え たことを特徴とする光マトリクススイッチ。

3.発明の詳細な説明

(産業上の利用分野)

この発明は、光交換器における光マトリクスス イッチに関するものである。

(従来の技術)

光マトリクススイッチは、光交換機の重要な基 本妻子であり、このため、これに関する研究が従 来から積力的になされている。

第3回は、この出職に係る出職人により特職部

62-2552 に複葉されている光マトリクスス イッチ()に示した平面図である。

この光マトリクススイッチは、第一導波路口と 第二導波路13とを有する第一の方向性結合器15を n段(この例では3段)接続して構成した入力導・ 波路17をm本(この例では3本)、及び、第三導 波路21と第四海波路23とを有する第二の方向性階 合器25をm段(この例では3段)接続して構成し た出力導波路27をn本(この例では3本)具える と共に、前記第一導波路 日及び前記第四導波路 23 を全反射コーナ31を介し接続しかつ前記第二導波 路13及び前記第三導波路21を交差させて前記各入 出力導波路17.27 をマトリクス化したものであっ た。この光マトリクススイッチによれば、入力 ポート17a.17b.17c と、出力ポート27a.27b.27c との間に構成される光の多数の伝養経路のいずれ を用いる場合も光信号は全反射コーナを一回通過 するのみで良い構造となっているため、各構成成 分を公知のもので構成しても、光信号を伝養させ る際の損失を従来のものより低減することが出来

فعد لأداد و بوسية الإخارات الما حملان ال

The state of the state of the state of

January (1978)

The logic of the second of the

Factor Stars a

्रास्त्री के क्षेत्रके हैं। द्वार

に対応する領域上には p 倒電極51が、 n 型 GaAs基板41の下側面には n 倒電極53が設けられている。この構造においては、光は、上側クラッド層47、キャップ層49及び p 倒電極51で構成される 2 つの積層体55a、55b (以下、第一のリブ55a、第二のリブ55b と称する。)の下側の光ガイド層部分内に同じ込められる。

また、この光マトリクススイッチの全反射コーナー31は、例えば第5回に示すように、第一導波路11及び第四導波路23が接続された部分のp型キャップ層51、p型AR GaAsクラッド層49、ⅰ型GaAs光ガイド層45及びn型AR GaAs下側クラッド層43のそれぞれの一部を、基板41の主面に対し垂直に除去した横道のもので横成出来る。

そして第4回及び第5回を用いて説明したような光マトリクススイッチを動作させる場合は、各々の方向性結合器の第一のリブ55aのp側電接51と、基板41裏面に設けたn側電径53との間、及び、各々の方向性結合器の第二のリブ55bのp側電程51と、第一のリブ55aのp側電径51との間

で、第3回に示したような光マトリクススイッチの各導波路を、化合物半導体材料例えば Gaks/At Gaks系材料を用いたストリップ装荷型の 導波路で構成しようとした場合、その構造は例えば以下に説明するようなものになる。第4回回 第5回はその説明に供する回であり、第4回回 第5回は全反射コーナ31付近を拡大して示した料理のである。但し、第4回においては回面が複雑化することを回避するため新面を示すハッチングは省続してある。

第4回において、41は第一導電型(この例では n型)のGaAs基板である。このn型GaAs基板41上 にはn型At GaAs下側クラッド層43及びi型GaAs光 ガイド層45がこの順で設けられており、さらに、 この光ガイド層45の第一導波路11及び第二導波路 13となる領域上にはp型At GaAs上側クラッド層47 及びp型GaAsキャップ層49がこの順で設けらてい る。また、p型GaAsキャップ層49の方向性結合器

に、それぞれ電圧 V_{**} を印加することになる。

(発明が解決しようとする課題)

この発明はこのような点に臨みなされたものであり、従ってこの発明の目的は、化合物半導体材料から成りストリップ装荷型導波路を用いた光マトリクススイッチであって制御性の優れた光マトリクススイッチを提供することにある。

(課題を解決するための手段)

この目的の進成を図るため、この発明によれ



بدياتها واستيمتها والا

20.00

ليني الأجاجاتي المعاد

ाक्ष्य विश्व के क्षेत्र के किया है। जन्म

199

m本の入力導波路各々の各第一方向性結合器間と、n本の出力導波路各々の各第二方向性結合器間とに、各方向性結合器を電気的に分離しかつ光 環波は確保出来る程度に当該導波路の一部を前配 光ガイド層の表面が露出するまで除去した、切除

パー状態かをとるようになるので、各方向性結合 器を個別に動作させることが出来るようになる。

また、電極間接続部によって各方向性結合器の 共通電位とされる電極が順次接続されてゆくの で、個々の方向性結合器にそれぞれ共通電極用配 線を設ける必要がなくなる。

(実施例)

れぞれ殴けたことを特徴とする。

た、この発明の実施に当たり、前述の切除部によって電気的に分離された各第一方向性結合器及び各第二方向性結合器各々が有する2つの課政路にそれぞれ設けられた電優のうちの共通電優とされる電優間を接続する電優間接続部を具えた構成とするのが好選である。

(作用)

第1図及び第2図は、実施例の光マトリクススイッチの説明に供する図であり、第1図は全体構成を模式的に示した平面図、第2図は第1図にPで示した部分を拡大して示した料視図である。なお、各図において従来の構成成分と同様なる成成分については、同一の符号を付して示してある。とまた、図面が複雑化でついては番号付けを一部省中の同様な構成成分については番号付けを一部省もしてある。

この実施例の光マトリクススイッチは、第1回 次 第13とを有する第一の方向性結合器15を3 段様紙 して構成した入力導波路17を3 本、及び、第三章 波路21と第四導波路23とを有する第二の方向性結合器25を3 段様紙して構成した出力導波路27を3 年具えると共に、第一導波路112 及び前記第三導波路23を交更させて各人ので、各項 及び前記第三導波路23を交更させてある。そして、医び17、27 をマトリクス化してある。そして、医第一導波路~各第四導波路を、第4回を用いてに



بالمرابع والمناز والمناز والمناز والمناز والمنازات

· 1000年中央公司

بيني أبياه دورا والهاديثين المحتوجة وابدأ

4 2 1 4 E

取明した n型GaAs基板41上に順次に設けた n型At GaAs下側クラッド層43及びi型GaAs光ガイド層45と、この光ガイド層45の当該第一乃至第四導波路となる領域上に順次に設けた p型At GaAs上側クラッド層47及び p型GaAsキャップ層49とから成るストリップ装荷型導波路で構成してある。また、各方向性結合器の2つの導波路のp型GaAsキャップ層49上には p 側電極51がそれぞれ設けてあり、n型GaAs基板41の下側面には n 側電極53が設けてある。

さらに、この光マトリクススイッチでは、第1 図及び第2図に示すように、3本の入力導波路各々の各第一方向性結合器間と、3本の出力導波路各々の各第二方向性結合器間とに、各方向性結合器間とに、各方向性結合器では近日では10分離しかつ光導波は確保出来る程度に当該導波路の一部を前記光ガイド層の長面がませる。この実施例の各導波路の1型GaAs光ガイド層45上には、p型AR GaAs上側クラッド層47、p型GaAsキャップ層48及びp例電径51が積層してある

路13のp側電径51)との間を第1回及び第2回に料線を付して示すような電優間接続部63によって接続してある。そして、この電機間接続部63は最終的には配線電優65(第1回登照)によって、電優間接続部63と、各方向性結合器の共通電極とされる側のp側電優とによって各方向性結合器の共通電極とされる電位とされる電極同志が順次接続されてゆくので、個々の方向性結合器にそれぞれ共通電優用配線を設ける必要がなくなるという効果が得られる。

なお、この発明は上述した実施例のみに限定されるものではなく以下に説明するような種々の変更を加えることが出来る。

例えば実施例の光マトリクススイッチでは、導 波路をキャップ層 49を有したものとして説明して いる。しかしキャップ層 49を除去して構成したストリップ装荷型の導波路でも実施例と同様な効果 を得ることが出来る。この場合の切除部 61は、上 例クラッド層 47の一部を光ガイド層 45の表面が露 の1 部 61は、濃波路のp倒電径51、p型Ga Asキャップ層49及びp型AG GaAs上倒クラッド層47 のそれぞれの一部を光ガイド層45表面が露出するまで輸去することで形成している。ここで、各方向性結合器を電気的に分離しかつ光濃波は硬は出来る程度の切除部61は、切除する部分の寸法 & (第2図眷照)を、濃波路の幅W(第2図眷照)即ち上側クラッド層47等で構成される第4図に示したリブ55a、55b の幅に比し小さい値とすることで得られる。寸法 & の具体的な値は光マトリクススイッチの設計に応じ決定する。

また、この実施例の光マトリクススイッチにおいては、切除部 51によって電気的に分離された各第一方向性結合器 15及び各第二方向性結合器 25を々が有する 2 つの導波路の上にそれぞれ設けられる p 朝電極 51のうちの、基板 41に接続され共通電極とされる p 朝電優 51 (第 4 図 登 照) 間、第 2 図を登照して具体的に説明すれば第二の方向性結合器 25の第三導波路 21の p 側電優 51 X と、これより出力側にある第一の方向性結合器 15の第二の導波

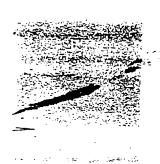
出するまで除去して形成することになる。

また、上述した実施例は3×3の光マトリクススイッチの例を説明しているが、これは単なる一例にすぎず、入出力導波路の数m。nをそれぞれ異なる数にした場合でも、また、入出力導波路の数を同数のまま他の数に変更した場合でも、この発明を適用出来ること明らかである。

また、上述した実施例では、 n 型 GaAs 要板を用いた例で説明しているが、 基板を p 型のものとし 各半導体層を実施例とは反対の導電型としても勿論良い。また、光ガイド層は i 型に限られるものではなく p 型でも n 型でも良い。さらに、光マトリクススイッチの構成材料を、 In GaAs P/In P 系等の他の材料としても良い。

(発明の効果)

上述した説明からも明らかなように、この発明の光マトリクススイッチによれば、切除部によって各方向性結合器はそれぞれ電気的に分離される。また、切除部での上側クラッド層の不速疑部分は光導波は確保される程度にわずかなものであ



The state of the s

ઌૢૡૺ૱૽૽ૢ૱૽ૹ૽૽ૡ૽૽ૡ૽૽ૡ૽૽૱ૢ૽ૡ ૹ૽૽ૢૡ૽૽ૢ૱૽ૺૢ૽૱૽ૹ૽૽ૹ૽૽ૹ૽૽ૢ૽ૡ૽૽ૢ૽ૡ૽૽ૢ૽૱૽ૢૹ૽

【ド層は切除部においても残っている 失は実質的に問題とならない。従っ て、化合物半導体材料から成りストリップ装荷型。 導波路を用いた光マトリクススイッチであっても 各方向性結合器を個々に駆動制御出来る。

また、電極間接続部と、各方向性結合器の一方 の導波路上のの側電極とによって各方向性結合器 の共通電位とされる電極同志が順次接続されてゆ くので、個々の方向性結合器にそれぞれ共通電極 用配線を設ける必要がなくなるという効果が得ら れる.

4.図面の簡単な説明

第1回は、実施例の光マトリクススイッチの説 明に供する平面図、

第2図は、実施例の光マトリクススイッチの一 部を拡大して示した料視図、

第3回は、従来の光マトリクススイッチの欧明 に供する平面図、

第4図は、従来及びこの発明の説明に供する図 であり、第1回及び第3回に示した光マトリクス

55a 一第一のリブ、 55b - 第二のリア 61-導波路の切除部、 63一電疫間接統部 65…配線電極。

特許出願入

沖電気工業株式会社

代理人 井理士



第5回は、全反射コーナの説明に供する料視図 である。

门一第一脚波路、

13-第二基波路

15-第一の方向性結合器

17一入力導波路

17a.17b.17c 一入カポート

21一萬三導波路、

23---第四導波路

25-第二の方向性結合器

27~出力導波路

27a,27b.27c 一出カポート

31-全反射コーナ

41-基板(n型GaAs基板)

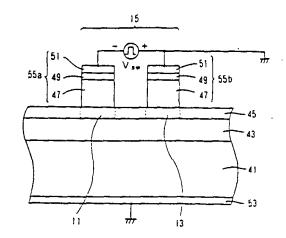
43一下側クラッド層(n型AQ GaAs層)

45--- 光ガイド層 (i 型 GaAs層)

47…上氨クラッド磨(ロ型AQ GaAs層)

49…キャップ層 (p型GaAS層)

51.55x.55y-- p 倒電程、 53 -- n 侧電程



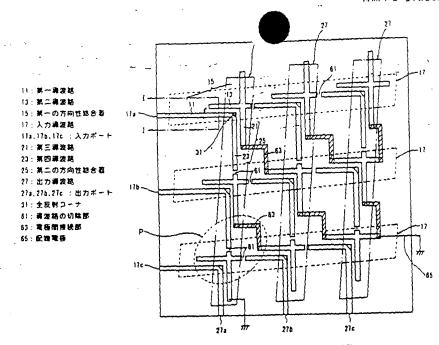
41: 基板 (n 型GaAs基板)

43:下側クラッド層(n型A L Galas層)

53:n 側電極 55a:第一のリブ 55b:第二のリブ

従来及びこの発明の説明に供する図

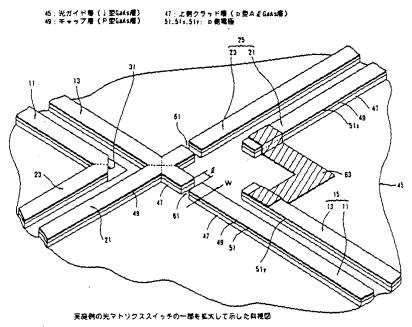
第 4 図



Section of the section

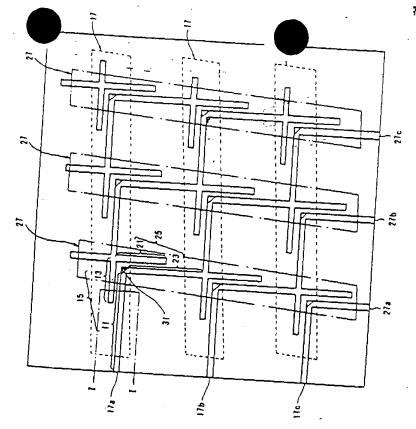
実施例の光マトリクススイッチの設明に供する平面間

第1図



第2図

世来の光マトリクススイッチの以明に供する中面囚 第3 図



A CONTRACTOR OF THE SECOND

23 11 31 13

全反射コーナーの説明に供する料視図第 5 図